


LUMINOUS DISPLAY AND ITS DRIVING METHOD

Patent number: JP11143429
Publication date: 1999-05-28
Inventor: ISHIZUKA SHINICHI; SAKAMOTO TSUYOSHI
Applicant: PIONEER ELECTRONIC CORP
Classification:
- international: **G09G3/32; G09G3/32; (IPC1-7): G09G3/30**
- european: **G09G3/32A**
Application number: JP19970323795 19971110
Priority number(s): JP19970323795 19971110

Also published as:

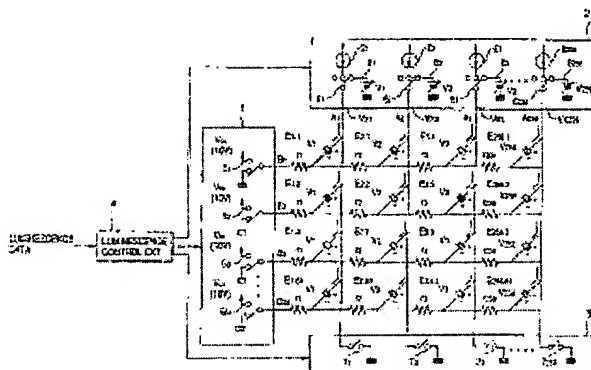
 US6351255 (B1)

Report a data error here

Abstract of JP11143429

PROBLEM TO BE SOLVED: To provide a luminous display capable of realizing a display panel having uniform luminance of elements and to provide its driving method by applying offset voltages to the luminous elements to charge them during the period after the scanning of an optional scanning line is completed and before the scanning of the next scanning line is started.

SOLUTION: Offset voltages V1 -V256 applied by variable voltage sources 81 -8256 are set in advance, and positive charges corresponding to the applied offset voltages V1 -V256 are charged to the parasitic capacities of luminous elements. Positive charges are charged to a luminous element E2,2 so that the inter-element voltage becomes V2, and positive charges are charged to a luminous element E3,2 so that the inter-element voltage becomes V3. The dispersion of the luminescence rising time of the luminous elements caused by the resistance of cathode rays can be reduced, the heterogeneity of the luminance of the luminous elements is reduced, and this display panel can be made easy to see for a viewer.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J.P.)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-143429

(43) 公開日 平成11年(1999)5月28日

(51) Int. Cl.

G 0 9 G 8 / 3 0

優先番号

F I

G 0 9 G 8 / 3 0

J

審査請求 未請求 請求項の数18 頁14 頁 (全14 頁)

(21) 出願番号 特願平9-323795

(22) 出願日 平成9年(1997)11月10日

(71) 出願人 000005016

バイオニア株式会社

東京都目黒区目黒1丁目4番1号

(72) 発明者 石塚 真一

埼玉県川越市富士見6丁目1番1号 バ

イオニア株式会社総合研究所内

(72) 発明者 坂本 啓

埼玉県川越市富士見6丁目1番1号 バ

イオニア株式会社総合研究所内

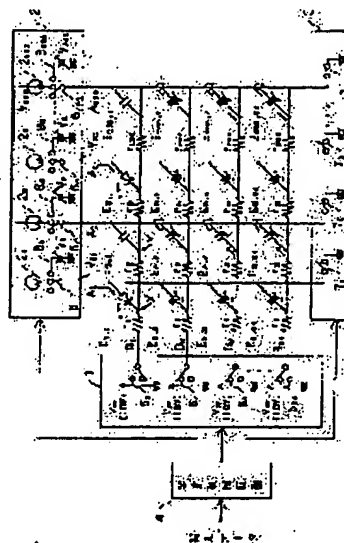
(54) 発明の名称 発光ディスプレイ及びその駆動方法

(57) 要約

【課題】 駆動電流の供給開始から発光するまでの立ち上がり速度が速く、高速走査を行うことができる発光ディスプレイ及びその駆動装置を提供すること。

【解決手段】 マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式がなる発光ディスプレイ及びその駆動方法において、任意の走査線の走査が終了した次の走査線の走査に切り換わ

るまでの期間に、すべての素子にオフセット電圧を印加してこれらを充電するように構成した。



【特許請求の範囲】

【請求項1】 マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光ディスプレイの駆動方法において、

任意の走査線の走査が終了した次の走査線の走査に切り換わるまでの期間に、前記発光素子にオフセット電圧を印加してこれを充電するようにしたことを特徴とする発光ディスプレイの駆動方法、

【請求項2】 前記オフセット電圧は、前記走査線を接地するとともに前記ドライブ線を前記駆動源とは異なる電圧源に接続することにより前記発光素子に印加されることを特徴とする請求項1に記載の発光ディスプレイの駆動方法、

【請求項3】 前記オフセット電圧は、前記走査線の発光素子と前記走査線の端部の間の抵抗分における降下電圧に相当する値に決められることを特徴とする請求項1ないしは2に記載の発光ディスプレイの駆動方法、

【請求項4】 前記オフセット電圧は、前記発光素子と前記走査線の端部との間の抵抗の大きさに応じて設定されることを特徴とする請求項1ないしは2に記載の発光ディスプレイの駆動方法、

【請求項5】 前記複数の走査線のうち走査がなされていない線にはバイアス電圧を印加するとともに、前記複数のドライブ線のうちドライブされていない線は接地するようにしたことを特徴とする請求項1ないしは4に記載の発光ディスプレイの駆動方法、

【請求項6】 前記発光素子は寄生容量を有する有機EL素子であることを特徴とする請求項1ないしは5に記載の発光ディスプレイの駆動方法、

【請求項7】 マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光ディスプレイであって、

前記走査線の各々はバイアス電圧を印加するバイアス電圧印加手段とグラウンドのいずれか一つに接続可能とされ、

前記陽極線の各々は、前記発光素子に駆動電流を供給する定電流源と、発光素子にオフセット電圧を印加する電圧源とグラウンドのいずれか一つに接続可能とされることを特徴とする発光ディスプレイ、

【請求項8】 任意の走査線の走査が終了した次の走査線

の走査に切り換わるまでの期間に、前記複数のドライブ線を前記電圧源に接続するとともに前記走査線をグラウンドに接続して、前記発光素子を充電するようにしたことを特徴とする請求項7に記載の発光ディスプレイ、

【請求項9】 前記オフセット電圧は、前記走査線の発光素子と前記走査線の端部の間の抵抗分における降下電圧に相当する値に決められることを特徴とする請求項7ないしは8に記載の発光ディスプレイ、

【請求項10】 前記電圧源は可変電圧源であるとともに、次に走査される陰極線に接続されたすべての発光素子の発光状況に応じてこれら発光素子の各々に印加するオフセット電圧を決定するオフセット電圧決定手段と、該オフセット電圧決定手段により決定されたオフセット電圧を印加するように前記可変電圧源の供給電圧値を制御する電圧制御手段とを備えたことを特徴とする請求項9に記載の発光ディスプレイ、

【請求項11】 前記オフセット電圧は、前記発光素子と前記走査線の端部との間の抵抗の大きさに応じて設定されることを特徴とする請求項7ないしは8に記載の発光ディスプレイ、

【請求項12】 前記走査線の走査期間において、走査がなされていない線には前記バイアス電圧印加手段を接続するとともに、ドライブがなされていない線は前記グラウンドに接続するようにしたことを特徴とする請求項7ないしは11に記載の発光ディスプレイ、

【請求項13】 前記発光素子は寄生容量を有する有機EL素子であることを特徴とする請求項7ないしは11に記載の発光ディスプレイ、

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、有機EL（エレクトロルミネッセンス）等の発光素子を用いた発光ディスプレイ及びその駆動方法に関する。

【0002】

【従来の技術】近年、有機EL表示装置はバックライトを必要としない自発光型表示装置として注目されている。有機材の開発が進み寿命実用化が実現し、薄型で高効率発光であり、バックライトを含めた低消費電力が可能であることから、画面のより高精細化、より大型化の開発が進んでいる。この有機EL素子は寄生容量を有する素子であるため、マトリクスディスプレイの駆動方法として広く採用されている単純マトリクス駆動方式を行う場合において、発光素子の寄生容量に電荷が充電され、この電荷の影響で素子の発光が不十分になるという問題がある。この問題について以下に具体的に説明する。

【0003】図6に示す駆動方法は、単純マトリクス駆動方式と呼ばれるもので、陽極線A1～A256と陰極線B1～B64をマトリクス（格子）状に配置し、このマトリクス状に配置した陽極線と陰極線の各交点位置に接続された発光素子E11～E256,64を接続し、この

陽極線または陰極線のいずれか一方を一定の間隔で順次選択して走査するとともに、この走査に同期して他方の線を駆動電流としての定電流源21～2256でドライブしてやることにより、任意の交点位置の発光素子を発光させるようにしたものである。尚、この定電流源21～2256からは、駆動電流として定電流1が供給される。

【00004】例えば、図5は2つの発光素子E1,1とE2,1を点灯させた場合の例であり、走査スイッチ51がOV側に切り換えられ、陰極線B1が走査されている。他の陰極線B2～B64には、走査スイッチ52～564により逆バイアス電圧Vcc(110V)が印加されている。この逆バイアス電圧は、定電流源21～2256から供給される電流が走査されていない陰極線に流れ込むことを防止するために印加されるものであって、その電圧値Vccは、発光素子が所望の瞬時輝度で発光させるために発光素子間に印加する電圧値、即ち、発光素子が一端に定電流源、他端にアースを接続されて駆動されているときの発光素子の印加電圧とほぼ同一とされることが望ましい。

【00005】また、陰極線A1とA2には、ドライブスイッチ61と62によって定電流源21、22が接続され、シャントスイッチ71と72は開放されている。他の陰極線A3～A256に対して、定電流源23～2256は開放され、シャントスイッチ73～7256はアース電位が与えられている。従って、図5の場合、発光素子E1,1とE2,1が順方向にバイアスされ、定電流源21と22から図中央印で示すように駆動電流が流れ込み、2つの発光素子E1,1、E2,1のみが発光している。尚、図示される走査スイッチ51～564、ドライブスイッチ61～6256、シャントスイッチ71～7256は発光データが入力される発光制御回路4によって動作を制御されるものである。

【00006】また、陰極線B2～B64と陽極線A1、A2の交点位置に接続された各発光素子は、一方の端子に走査スイッチ52～564により逆バイアス電圧が印加され、他方の端子に定電流源21、22から逆バイアス電圧と略同一の電圧が供給されているので、各発光素子には電流が流れない。従って、各発光素子の寄生容量に電荷が充電されることがない。また、陰極線B2～B64と陽極線A3～A256の交点位置に接続された各発光素子には逆バイアス電圧が印加されているので、発光素子に有する寄生容量（ハッチングされたコンデンサ）は、それぞれ図に示すような逆方向の電荷が充電された状態（素子の陰極側の電位が高くなる状態）となっている。

【00007】このように寄生容量に逆方向の電荷が充電された状態で次の発光素子が発光するべく陰極線を走査すると、発光素子が発光するまでの立ち上がりが遅くなり、高速走査が行えないという問題が生じる。これについて図7を基に説明する。図7は、図5のうち陰極線A

3に接続された発光素子E3,1～E3,64の部分だけを示すものであり、(A)は陰極線B1を走査する状態。

(B)は陰極線B2を走査する状態を示している。ここで、陰極線B1を走査するときは発光素子E3,1の発光を行わず、陰極線B2を走査するときは発光素子E3,2を発光する場合を考える。

【00008】(A)に示すように、陰極線B1の走査時に陰極線A3がドライブされていない場合には、現在走査中の陰極線B1につながる発光素子E3,1を除く他の発光素子E3,2～E3,64の寄生容量は、各陰極線B2～B64に与えられた逆バイアス電圧Vccによって図示の向きに充電されている。次に(B)に示すように、走査が陰極線B2に移った際に、発光素子E3,2を発光させるために陰極線A3をドライブすると、発光させるべき発光素子E3,2の寄生容量が充電されるだけでなく、他の陰極線B3～B64に接続された発光素子E3,3～E3,64の寄生容量に対しても矢印で図示するように電流が流れ込んで充電が行われる。

【00009】ところで、発光素子は、その両端電圧に応じて発光輝度に変化する特性を持っており、両端電圧が規定値まで立ち上がらないと、定常状態での発光（所望の瞬時輝度での発光）を行うことができない。従来の駆動方法の場合、図7(A)、(B)に示したように、陰極線B2に接続された発光素子E3,2を発光させるために陰極線A3をドライブすると、発光させるべき発光素子E3,2の寄生容量だけでなく、陰極線A3に接続された他の発光素子E3,3～E3,64に対しても充電が行われるため、発光されるべき発光素子E3,2の寄生容量の充電には時間を要することとなり、陰極線B2につながる発光素子E3,2の両端電圧を早急に規定値まで立ち上げることができない。このため、従来の駆動方法は、発光するまでの立ち上がりが遅く、高速走査が不可能であった。

【00010】この問題を解決する方法として本出願人は、特開平8-38393号公報において以下の駆動方法を提案している。これは図8に示すように、走査が終了した次の陰極線に走査が移るまでの間に、すべてのドライブスイッチ61～6256をオフにし、すべての走査スイッチ51～564とすべてのシャントスイッチ71～7256をOV側に切り換え、陰極線A1～A256と陰極線B1～B64のすべてを一旦OVでシャントし、OVによるリセットをかけることにより、発光素子の寄生容量の電荷を放電するように制御する駆動方法である。

【00011】この駆動方法によれば、陰極線B1の走査中に、発光素子E3,2～E3,64の寄生容量に逆バイアス電圧Vccによって充電されていた電荷が、陰極線B2の走査に移行する前には放電されるため、陰極線B2に走査が移行した瞬間は図9に示す状態となる。このときすべての発光素子の寄生容量の電荷は0とされているので、次に発光させるべき発光素子E3,2には、図9に示

す複数のルートから電流が流れ込み寄生容量は急速に充電される。これにより、発光素子E1,2の発光の立ち上がりを早くすることができる。

【0012】また、図10及び図11は他の駆動方法を示したもので、先の駆動方法と異なる点はリセットの方法である。この駆動方法では、ドライブスイッチ51～56256に3接点の切替スイッチを用い、第1の接点は開放とし、第2の接点は定電流源21～2256に、第3の接点は電源電圧Vcc=1.0Vにそれぞれ接続されている。例えば、発光素子E1,1とE2,1を発光させる場合の回路状態は、図10に示すように図6に示した場合と同一であり、説明は省略する。2つの発光素子E1,1、E2,1を発光させ、次の発光素子を発光させるための陰極線B2を走査する前に、図11に示すようにすべてのシャントスイッチ71～7256をオフするとともに、すべての走査スイッチ51～564を高バイアス電圧側に切り換え、すべてのドライブスイッチ61～6256を第3の接点側に切り換える。

【0013】すると、すべての陰極線A1～A256とすべての陰極線B1～B64が定電圧源でシャントされることになり、すべての発光素子の寄生容量に充電されていた電荷が一瞬に放電される。即ち、上記2種類の駆動方法は、任意の陰極線の走査が終了し次の陰極線に走査が移るまでの間に、すべての発光素子を一且リセットすることで発光素子の寄生容量に充電されている電荷を放電するものであり、次に発光させる発光素子への駆動電流の供給開始から発光するまでの立ち上がり速度を速くさせ、高速走査を行うようにした駆動方法である。

【0014】

【発明が解決しようとする課題】ところで、表示パネルの大型化や高格細度化が進むと、発光素子の素子数が増加し、これらを配線するための陰極線や陽極線が長くなり、且つ細くなる。陰極線は金属によって形成されているので、通常、小さな抵抗値を持っているが、陰極線や陽極線が長くなり、且つ細くなるとその抵抗値が大きくなる。上述した駆動方法は陰極の抵抗値については考慮していないものであるが、この抵抗値が大きくなると以下に述べる無視できない問題が生じる。これについて図12を基に説明する。尚、図12は図5の一部を抜き出したものである。

【0015】図10において、走査スイッチ51～564と発光素子E1,1～E1,64の間の陰極線B1～B64の抵抗値r1はほぼ0とみなせるが、陰極線の抵抗値は走査スイッチ51～564から遠くなるに従って大きくなり、走査スイッチ51～564と発光素子E256,1～E256,64の間においてその抵抗値r256は最大となる。ここで、上述したリセット動作により各発光素子の寄生容量の電荷が放電され、走査が陰極線B1からB2に移動されるとともに、発光素子E1,2とE2,256を発光させるべく陰極線A1とA256が定電流源21、2256に接続され

る場合を考える。

【0016】まず発光素子E1,2は、走査が切り換ると直ちに発光素子E1,1、E1,3～E1,64側から電流が流れ込むが、このとき発光素子E1,2と走査スイッチ52間の陰極線B2の抵抗値はほぼ0であるので、陰極線B2の抵抗による電圧降下はない。よって、発光素子E1,2の両端に印加される電圧は直ちにほぼVccとなりそれに相当する電荷が充電される。これにより、発光素子E1,2の両端電圧を所望の規定値であるVccまで立ち上げることができ、直ちに所望の瞬時輝度で発光を行うことができる。ところが、発光素子E256,2は、走査が切り換り発光素子E256,1、E256,3～E256,64側から電流が流れ込んだとき、陰極線B2の抵抗r256によって電圧降下V256が生じる。

【0017】よって、発光素子E256,2の両端にかかる電圧はVcc-V256となり、それに相当する電荷だけが充電されることとなる。従って、走査が切り替った直後は、発光させるべき発光素子E256,2の両端電圧は所定値に到達していないので、所望の瞬時輝度で発光を行える状態にはならない。しかも所望の瞬時輝度で発光させるためには、その両端電圧が所定値Vccになるまで定電流源2256から供給される電流を充電しなければならないが、そのためには陰極線A256の電位がVcc+V256に到達するまで発光素子E256,1～E256,64のすべてに充電を行わなければならない。相当の時間を要することとなる。このように、発光素子E256,2はその選択期間において十分な発光輝度を得ることができず、また発光素子E1,2との輝度差も生じるため、画面が見にくくなる。

【0018】以上説明したとおり、陰極線の抵抗分により、走査スイッチ51～564から離れたところに位置する素子は近いところに位置する素子に比べて十分な発光輝度を得られず、表示パネルは発光輝度が不均一なものになってしまう。本発明は、上述した問題点に鑑みてなされたものであり、各素子の発光輝度が均一な表示パネルを実現することのできる発光ディスプレイ及びその駆動方法を提供することを目的とする。

【0019】

【課題を解決するための手段】請求項1記載の発明は、マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、陰極線と陽極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定期間で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子が発光できるようにした単純マトリックス駆動方式からなる発光ディスプレイの駆動方法において、任意の走査線の走査が終了し次の走査線の走査に切り換わるまでの期間に、発光素子にオフセット電圧を印加してこれを充電するように構成した。

【0020】請求項2記載の発明は、請求項1に記載の発光ディスプレイの駆動方法において、オフセット電圧は、走査線を接地するとともにドライブ線を駆動源とは異なる電圧源に接続することにより発光素子に印加するように構成した。

【0021】請求項3記載の発明は、請求項1ないしは2に記載の発光ディスプレイの駆動方法において、オフセット電圧は、走査線の発光素子と走査線の端部の間の抵抗分における降下電圧に相当する値に決められることを特徴とする。

【0022】請求項4記載の発明は、請求項1ないしは2に記載の発光ディスプレイの駆動方法において、オフセット電圧は、発光素子と走査線の端部との間の抵抗の大きさに応じて設定されることを特徴とする。

【0023】請求項5記載の発明は、請求項1ないしは4に記載の発光ディスプレイの駆動方法において、複数の走査線のうち正走査がなされていない線にはバイアス電圧を印加するとともに、複数のドライブ線のうちドライブされていない線は接地するようにしたことを特徴とする。

【0024】請求項6記載の発明は、請求項1ないしは5に記載の発光ディスプレイの駆動方法において、発光素子は寄生容量を有する有機EL素子であることを特徴とする。

【0025】請求項7記載の発明は、マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定期間で走査しながら、該走査と同期して所望のドライブ線を駆動することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光ディスプレイであって、走査線の各々はバイアス電圧を印加するバイアス電圧印加手段とグラウンドのいずれか一つに接続可能とされ、陽極線の各々は、発光素子に駆動電流を供給する定電流源と、発光素子にオフセット電圧を印加する電圧源とグラウンドのいずれか一つに接続可能とされることを特徴とする。

【0026】請求項8記載の発明は、請求項7に記載の発光ディスプレイにおいて、任意の走査線の走査が終了した次の走査線の走査に切り換わるまでの期間に、複数のドライブ線を電圧源に接続するとともに走査線をグラウンドに接続して、発光素子を充電するようにしたことを特徴とする。

【0027】請求項9記載の発明は、請求項7ないしは8に記載の発光ディスプレイにおいて、オフセット電圧は、走査線の発光素子と走査線の端部の間の抵抗分における降下電圧に相当する値に決められることを特徴とする。

【0028】請求項10記載の発明は、請求項9に記載の発光ディスプレイにおいて、電圧源は可変電圧源であ

るとともに、次に走査される陰極線に接続されたすべての発光素子の発光状況に応じてこれら発光素子の各々に印加するオフセット電圧を決定するオフセット電圧決定手段と、該オフセット電圧決定手段により決定されたオフセット電圧を印加するように前記可変電圧源の供給電圧値を制御する電圧制御手段とを備えたことを特徴とする。

【0029】請求項11記載の発明は、請求項7ないしは8に記載の発光ディスプレイにおいて、オフセット電圧は、発光素子と走査線の端部との間の抵抗の大きさに応じて設定されることを特徴とする。

【0030】請求項12記載の発明は、請求項7ないしは11に記載の発光ディスプレイにおいて、走査線の走査期間において、走査がなされていない線にはバイアス電圧印加手段を接続するとともに、ドライブがなされていない線はグラウンドに接続するようにしたことを特徴とする。

【0031】請求項13記載の発明は、請求項7ないしは12に記載の発光ディスプレイにおいて、発光素子は寄生容量を有する有機EL素子であることを特徴とする。

【0032】
【作用】マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定期間で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光ディスプレイの駆動方法において、任意の走査線の走査が終了した次の走査線の走査に切り換わるまでの期間に、発光素子にオフセット電圧を印加してこれらを充電するように構成したので、陰極線の抵抗によって生じる発光素子の発光立ち上がり時間のバラツキを少なくすることができ、視者が見やすい発光ディスプレイを駆動することができる。

【0033】また、マトリックス状に配置した複数の陽極線と陰極線の各交点位置に発光素子を接続し、陽極線と陰極線のいずれか一方を走査線にするとともに他方をドライブ線とし、走査線を所定期間で走査しながら、該走査と同期して所望のドライブ線を駆動することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光ディスプレイの駆動装置において、走査線の各々はバイアス電圧を印加するバイアス電圧印加手段とグラウンドのいずれか一つに接続可能とされ、陽極線の各々は、素子に駆動電流を付与する定電流源と素子にオフセット電圧を印加する定電圧源とグラウンドのいずれか一つに接続可能に構成し、任意の走査線の走査が終了した次の走査線の走査に切り換わるまでの期間に、複数のドライブ線のすべてを定電圧源に接続するとともに複数の走査

線のすべてをグラウンドに接続して、素子のすべてを充電するように構成したので、陰極線の抵抗によって生じる各発光素子の発光立ち上がり時間のバラツキが少なくなることができ、発光素子毎の発光程度の不均一が少なくなり観覧が見やすい発光ディスプレイを提供することができる。

【0034】

【発明の実施の形態】以下、本発明の一実施形態を図1～図5の図面を参照して説明する。図1～図5は、本発明における発光素子の駆動装置を示した。尚、従来例と同一部分に対しては同一の符号を付してある。尚、発光素子は、図1～図5に示すように、マトリックス状に配置された複数のドライブ線としての陰極線A1～A256と、走査線としての陰極線B1～B64との各交点位置に発光素子E1,1～E256,64が接続されている。符号1は、陰極線走査回路、2は陰極線ドライブ回路、3は陽極リセット回路、4は発光制御回路である。

【0035】陰極線走査回路1は、各陰極線B1～B64を順次に走査するための走査スイッチ51～564を備え、各走査スイッチ51～564の一方の端子は電源電圧からなる逆バイアス電圧 V_{cc} （ $-10V$ ）に接続され、他方の端子はグラウンドにそれぞれ接続されている。尚、この逆バイアス電圧 V_{cc} は、従来と同様に、発光素子を所望の瞬時輝度で発光させるために発光素子間に印加する電圧値を同一とされる。陽極ドライブ回路2は、駆動源である電流源21～2256と、各陽極線A1～A256を選択するためのドライブスイッチ61～6256とを備えている。このドライブスイッチ61～6256は、3接点切替スイッチを用いており、第1の接点は開放とし、第2の接点は電流源21～2256に、第3の接点はオフセット電圧を印加するための可変電圧源B1～B256に接続されている。

【0036】また、陽極リセット回路3は、陽極線A1～A256をグラウンド電位に接続するためのシャントスイッチ71～7256を備えている。尚、これらの走査スイッチ51～564、ドライブスイッチ61～6256及びシャントスイッチ71～7256のオン・オフは、発光制御回路4によって制御されている。また、図中に示した抵抗 $r1$ ～ $r256$ は、発光素子と陰極線の接点と前記発光素子と同一の陰極線に隣接して接続される発光素子と陰極線の接点の間の抵抗値を示すものであり、例えば、発光素子E1,1と陰極線B1の接点xと発光素子E2,1と陰極線B1の接点yとの間の抵抗が $r2$ となる。これらの抵抗 $r1$ ～ $r256$ はそれぞれ同一の抵抗値 r とされる。尚、ここでは、発光素子E1,1～E1,64と走査スイッチ51～564間の陰極線B1～B64の抵抗 r も、説明の便宜上その抵抗値を r としている。

【0037】では、図1～図5を参照して本発明の一実施形態による発光素子の駆動方法について説明するに当たり、以下に述べる動作は、陰極線B1を走査して2つ

の発光素子E1,1、E3,1を発光させた後に、陰極線B2に走査を移して発光素子E2,2、E3,2を発光させる場合を例にして説明する。また、説明を分かり易くするため、発光している発光素子についてはダイオード記号で示し、発光していない発光素子に対してはコンデンサ記号で示した。

【0038】先ず、図1において走査スイッチ51がグラウンド電位側に切り換えられ、陰極線B1が走査されている。他の陰極線B2～B64には、走査スイッチ52～564により逆バイアス電圧が印加され、陽極線A1とA3には、ドライブスイッチ61と63によって電流源21と23が接続されるとともに、シャントスイッチ71と73は開放されている。一方、他の陽極線A2及びA4～A256は、ドライブスイッチ62及び64～6256によって電流源22及び24～2256が開放されるとともに、シャントスイッチ72及び74～7256によってグラウンド電位に接続されている。

【0039】従って、図1の状態の場合は、発光素子E1,1とE3,1のみが順方向にバイアスされ、電流源21及び23から図中矢印で示す方向に駆動電流が流れ込み、発光素子E1,1とE3,1のみが発光している。この時、ドライブされる陽極線A1とA3の電位はそれぞれ V_{x1} 、 V_{x3} となっており、 $V_{x1} < V_{x3}$ の関係になっている。また、走査されていない陰極線B2～B64とドライブされている陽極線A1とA3の交点にある発光素子E1,2～E1,64とE3,2～E3,64には、それぞれ正の電荷が充電された状態となっている。この正電荷は可変電圧源B1、B3によって陰極線B1の走査前に予め充電されたものである。これについては後述する。この充電により、発光素子E1,2～E1,64の素子間電圧は $V_{x1} - V_{cc}$ となっているのでこれらの素子には電流は流れない。

【0040】同様に、発光素子E3,2～E3,64の素子間電圧は $V_{x3} - V_{cc}$ となっているので、これらの素子には電流は流れない。また、走査されない陰極線B2～B64とドライブされない陽極線A2及びA4～A256の交点にある発光素子の寄生電荷は、走査スイッチ52～564により逆バイアス電圧が印加されており、グラウンド電位に接続されているシャントスイッチ72及び74～7256を介して図に示すような極性の向きに充電された状態となっている。

【0041】次に、ライン走査期間終了後、次のライン走査に移行するまでの間、オフセット電圧の印加を行う。具体的には、図2に示すように走査スイッチ51～564によりすべての陰極線B1～B64を接地するとともに、ドライブスイッチ61～6256によりすべての陽極線A1～A256を第3の接点側に切り換えて、可変電圧源B1～B256に接続する。また、すべてのシャントスイッチ71～7256をオフとする。可変電圧源により印加されるオフセット電圧 $V1$ ～ $V256$ は後述する値となるように予め設定されており、これにより、各発光素子

の寄生容量には、印加されるオフセット電圧 $V1 \sim V256$ に対応した正の電荷が充電される。この結果、例えば、発光素子 $E2,2$ には素子間電圧が $V2$ になるような正の電荷が充電され、発光素子 $E3,2$ には素子間電圧が $V3$ となるように正の電荷が充電される。この状態を図3に示す。尚、各オフセット電圧を決定する手段については後述する。

【0042】次に走査が陰極線 $B2$ に移行し発光素子 $E2,2$ 及び $E3,2$ の発光が行われる。これについて、図4及び図5に基づいて説明する。尚、図4は走査が切り替わってから定常発光状態（所望の輝度で発光する状態）に至るまでを示し、図5は定常発光状態（発光素子の素子間電圧が V_{cc} となった状態）になつたところを示している。図4に示すように、走査が陰極線 $B2$ に移行すると、走査される陰極線 $B2$ が接地され、走査されない陰極線 $B1$ 、 $B3 \sim B64$ は逆バイアス電圧 V_{cc} が印加される。また、ドライブされる陽極線 $A2$ 、 $A3$ は定電流源 22 、 23 に接続され、ドライブされない陽極線 $A1$ 、 $A4 \sim A256$ はシャントスイッチ 21 が ON されて接地される。

【0043】この時、陽極線 $A2$ の電位 $Vx2$ は瞬間的にほぼ $V_{cc} + V2$ となるので、発光素子 $E2,2$ には、図4に示されるように、定電流源 22 から、発光素子 $E2,1$ 及び $E2,3 \sim E2,256$ 側から電流が流れ込み、発光素子 $E2,2$ の素子間電圧が V_{cc} となるまでその寄生容量を急速に充電する。その後は、図5に示されるように、発光素子 $E2,1$ 及び $E2,3 \sim E2,256$ 側からは電流は流れ込まなくなり、定電流源 22 から流れ込む所定の電流 I が発光素子 $E2,2$ のみに流れ込む状態となる。この状態において発光素子は定常発光状態となる。尚、陽極線 $A2$ と走査されない陰極線 $B1$ 及び $B3 \sim B64$ の交点に位置する発光素子 $E2,1$ 及び $E2,3 \sim E2,256$ は走査期間において常に素子間電圧が $V2$ となるように正電荷が充電された状態を維持する。

【0044】同様にして、陽極線 $A3$ の電位 $Vx3$ は瞬間的にほぼ $V_{cc} + V3$ となるので、これにより発光素子 $E3,2$ には、図4に示されるように、定電流源 23 から、発光素子 $E3,1$ 及び $E3,3 \sim E3,256$ 側から電流が流れ込み、発光素子 $E3,2$ の素子間電圧が V_{cc} となるまでその寄生容量を急速に充電する。その後は、図5に示されるように、発光素子 $E3,1$ 及び $E3,3 \sim E3,256$ 側からは電流は流れ込まなくなり、定電流源 23 から流れ込む所定の電流 I が発光素子 $E3,2$ のみに流れ込む状態、即ち、定常発光状態となる。また、同様に、陽極線 $A3$ と走査されない陰極線 $B1$ 及び $B3 \sim B64$ の交点に位置する発光素子 $E3,1$ 及び $E3,3 \sim E3,256$ は走査期間において常に素子間電圧が $V3$ となるように正電荷が充電された状態を維持する。

【0045】尚、走査されない陰極線 $B4$ 及び $B3 \sim B64$ とドライブされない陽極線 $A1$ 及び $A4 \sim A256$ の交

点に接続された発光素子（例えば、 $E1,1$ ）は、逆バイアス電圧の印加により図4に示す方向から電流が流れ込み、図5に示すように逆方向に電荷が充電された状態となる。また、走査されている陰極線 $B2$ とドライブされない陽極線 $A1$ 及び $A4 \sim A256$ の交点に接続された発光素子 $E1,2$ 及び $E4,2 \sim E256,2$ は両端が接地されているため、図4に示すように充電電荷が放電し、図5に示すように寄生容量には電荷がまったく充電されない状態となる。

【0046】図5に示す状態において、発光素子 $E2,2$ と陰極線 $B2$ の接続点 P の電位は、発光素子 $E2,2$ 及び $E3,2$ 側から陰極線 $B2$ に流れ込む電流が陰極線 $B2$ の抵抗 $r1$ 、 $r2$ を流れることによる降下電圧値に相当する電位となる。従って、発光素子 $E2,2$ には陽極線 $A2$ の電位 $Vx2$ からこの降下電圧を差し引いた電圧が印加されていることとなる。ちなみに、上述した従来技術の場合は、オフセット電圧の印加を行っていないため、陽極線 $A2$ の電位 $Vx2$ が V_{cc} であり、発光素子 $E2,2$ の素子間電圧は V_{cc} よりも小なるものであった（発光素子 $E2,2$ の寄生容量に充電される電荷は素子間電圧が V_{cc} よりも小）。そのため、発光素子 $E2,2$ は定常発光状態になっておらず、これを定常発光状態にするための定電流源での更なる充電が必要であった。

【0047】しかし本発明の場合は、陽極線 $A2$ の電位 $Vx2$ が $V_{cc} + V2$ であるので、発光素子 $E2,2$ の素子間電圧は従来よりも大となり（発光素子 $E2,2$ の寄生容量に充電される電荷が従来よりも多い）。よって、定常発光状態にするための充電時間が短縮されるのである。しかも本実施形態においては、オフセット電圧 $V2$ を上記の降下電圧値と等しく設定しているため、図4に示した、定電流源 22 から、 $E2,1$ 及び $E2,3 \sim E2,256$ 側からの電流の流れ込みによって発光素子 $E2,2$ の素子間電圧を一気に V_{cc} まで持って行き、早急に定常発光状態とすることができる。

【0048】同様に、オフセット電圧 $V3$ は、発光素子 $E2,2$ 及び $E3,2$ 側から陰極線 $B2$ に流れ込む電流が陰極線 $B2$ の抵抗 $r1$ 、 $r2$ 、 $r3$ を流れることによる降下電圧値と等しく設定しているため、図4に示した、定電流源 22 から、発光素子 $E3,1$ 及び $E3,3 \sim E3,256$ 側からの電流の流れ込みによって発光素子 $E3,2$ の素子間電圧を一気に V_{cc} まで持って行き、早急に定常発光状態とすることができる。また、発光素子 $E2,2$ と $E3,2$ が定常発光状態となるまでの時間差が殆どなくなるので、パネル内における発光も均一となる。

【0049】また本実施形態においては、オフセット電圧 $V1 \sim V256$ を適宜設定して印加すべく陽極線 $A1 \sim A256$ を可変電圧源 $B1 \sim B256$ に接続可能としたが、オフセット電圧の設定は、走査される陰極線上の各発光素子の発光状態に応じて設定されることが望ましい。これは、走査される陰極線に接続される各発光素子のうち

どの発光素子が発光するかによって、抵抗 $r_1 \sim r_{256}$ の各々に流れる電流量が決まり、その結果、抵抗 $r_1 \sim r_{256}$ の各々における降下電圧値も決まるからである。従って、本実施形態においては、次に定査される陰極線に接続される各発光素子の発光状況データを予め入手し、これを演算してオフセット電圧 $V_1 \sim V_{256}$ の各々を決定する手段と、決定されたオフセット電圧 $V_1 \sim V_{256}$ を印加するように可変電圧源 $B_1 \sim B_{256}$ を制御する手段とが必要とされる。

【0050】以上説明した実施形態においては、オフセット電圧 $V_1 \sim V_{256}$ を印加する手段を可変電圧源 $B_1 \sim B_{256}$ としたが、これを所定電圧を印加する定電圧源に置き換えることも可能である。この場合、各発光素子の発光状況の変化に応じてオフセット電圧 $V_1 \sim V_{256}$ を変えることはできないため、降下電圧分を完全に補償することはできないが、従来に比べれば、早急に定常発光状態とすることは可能で、パネルの発光均一性も向上する。

【0051】またここで、オフセット電圧 $V_1 \sim V_{256}$ は、 V_1 が最小で V_{256} が最大となるように設定することが必要で、その間は徐々に増加する（例、 $V_1 < V_2 < \dots < V_{256}$ ）ように設定しても良い。また、ある範囲のオフセット電圧は同じ値となるように設定しても良い（例、 $V_1 = \dots = V_{50} < V_{51} = \dots = V_{100} < \dots$ ）。また、定査スイッチ $51 \sim 564$ に近しいところに位置する陰極線の抵抗の影響が少ない発光素子にはオフセット電圧を印加せず、定査スイッチ $51 \sim 564$ から離れたところに位置する陰極線の抵抗の大きい発光素子だけにオフセット電圧を印加するようにしても良い。

【0052】

【発明の効果】以上説明したように、本発明の発光ディスプレイ及びその駆動方法においては、陰極線の抵抗によって生じる各発光素子の発光立ち上がり時間のバラツキを少なくすることができるので、発光素子毎の発光輝度の不均一が少なくなり視者が見やすい発光ディスプレイ及びその駆動方法を提供することができる。

【図面の簡単な説明】

【図1】本発明の一実施形態による発光ディスプレイ及

びその駆動方法の第1ステップの説明図。

【図2】本発明の一実施形態による発光ディスプレイ及びその駆動方法の第2ステップの説明図。

【図3】本発明の一実施形態による発光ディスプレイ及びその駆動方法の第3ステップの説明図。

【図4】本発明の一実施形態による発光ディスプレイ及びその駆動方法の第4ステップの説明図。

【図5】本発明の一実施形態による発光ディスプレイ及びその駆動方法の第5ステップの説明図。

【図6】従来例における、発光ディスプレイ及びその駆動方法を示す図。

【図7】従来例における、発光ディスプレイ及びその駆動方法を示す図。

【図8】従来例における、発光ディスプレイ及びその駆動方法を示す図。

【図9】従来例における、発光ディスプレイ及びその駆動方法を示す図。

【図10】従来例における、発光ディスプレイ及びその駆動方法を示す図。

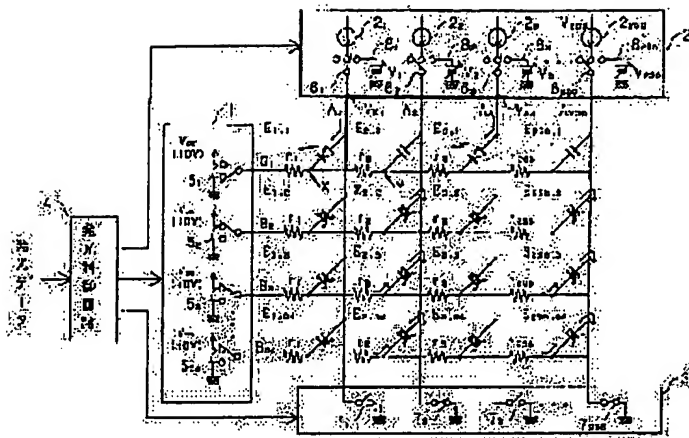
【図11】従来例における、発光ディスプレイ及びその駆動方法を示す図。

【図12】従来例の発光ディスプレイの問題点を示す図。

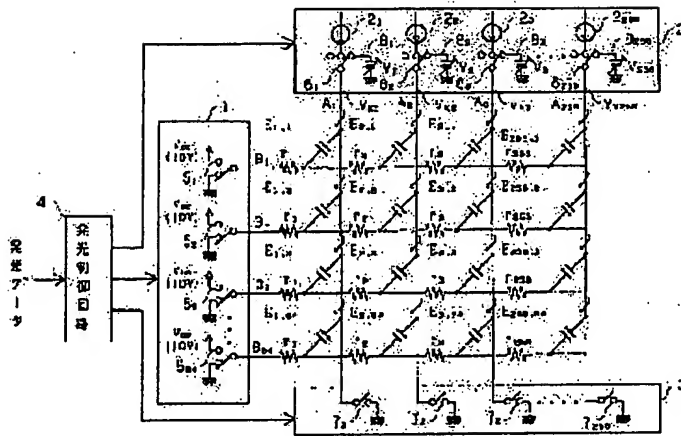
【符号の説明】

- 1・・・陰極線定査回路
- 2・・・陰極線ドライブ回路
- 21～2256・・・電圧源（駆動源）
- 3・・・陽極リセット回路
- 4・・・発光制御回路
- 51～564・・・定査スイッチ
- 61～6256・・・ドライブスイッチ
- 71～7256・・・シャントスイッチ
- 81～8256・・・可変電圧源
- A1～A256・・・陽極線（ドライブ線）
- B1～B256・・・陰極線（定査線）
- E1,1～E256,64・・・発光素子
- C1,1～C256,64・・・寄生容量
- V_{cc}・・・電源電圧

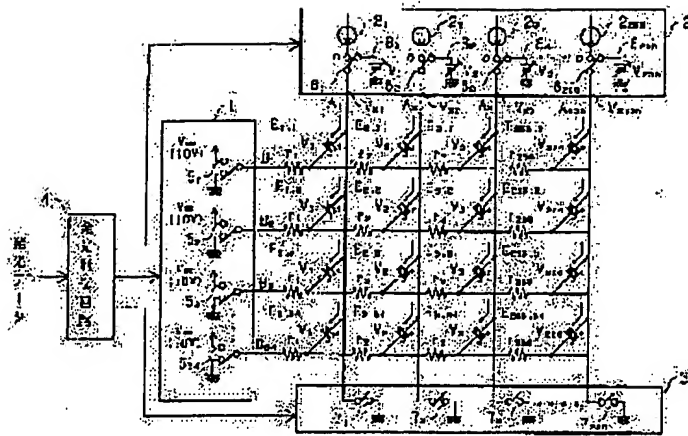
【図1】



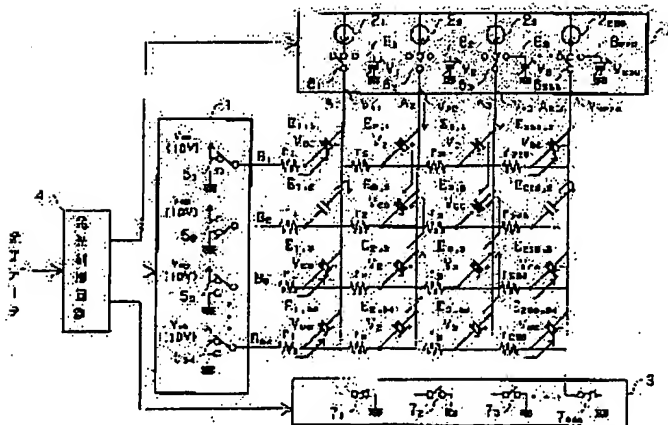
【図2】



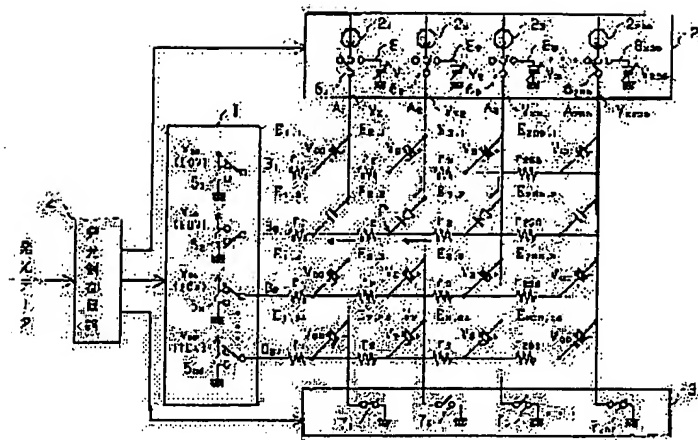
【図3】



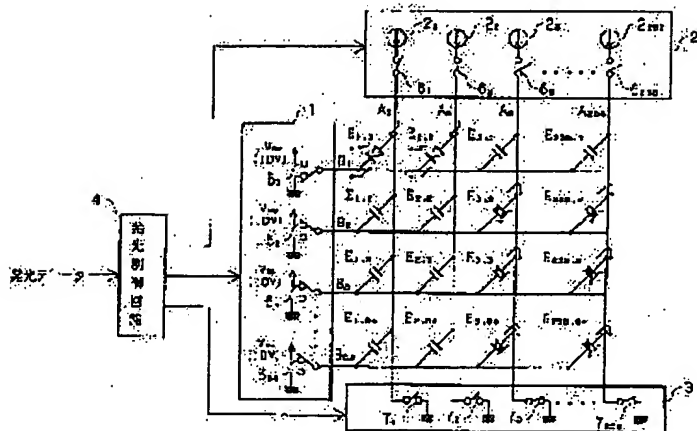
【図4】



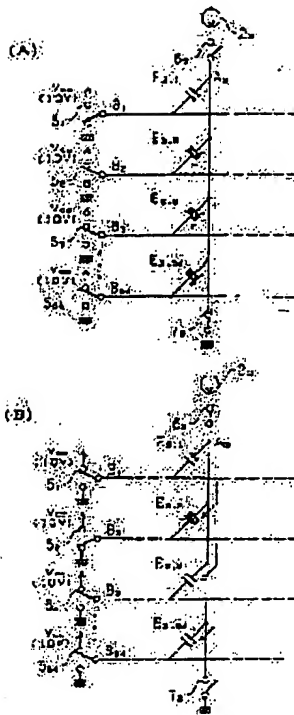
【図5】



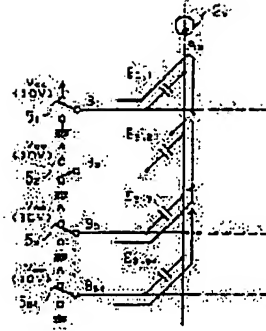
【図6】



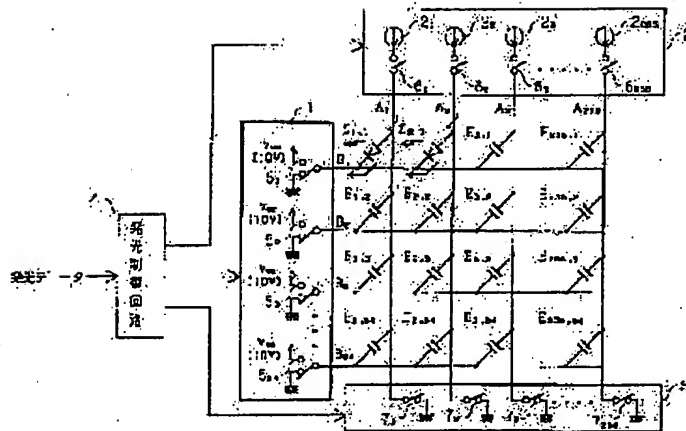
【图7】



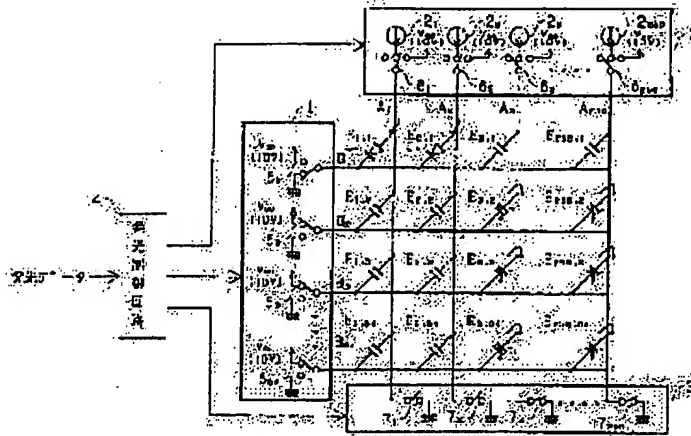
【图9】



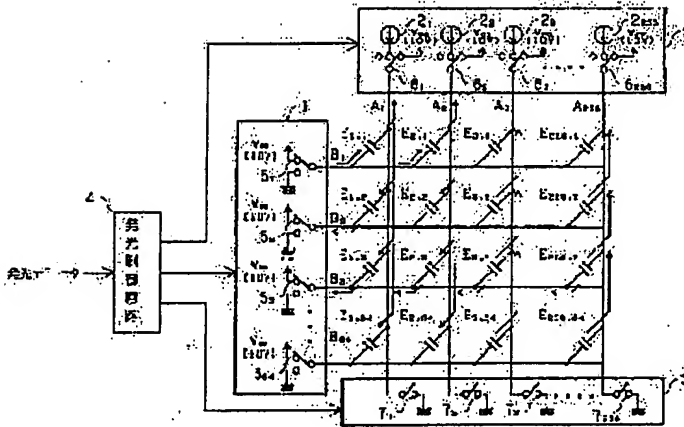
【图8】



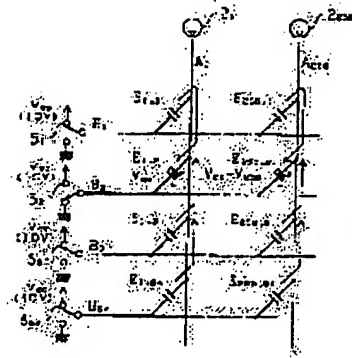
【图 1-0】



【图 1-1】



[图 1-2]



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.